

Link do produktu: <https://www.gotronik.pl/dslogic-u2basic-analizator-stanow-logicznych-16-kanalowy-p-8208.html>



DSLogic U2Basic analizator stanów logicznych 16 kanałowy

Cena brutto	850,00 zł
Cena netto	691,06 zł
Czas wysyłki	24 godziny
Numer katalogowy	DSLogic U2Basic

Opis produktu

DSLogic U2Basic analizator stanów logicznych 16 kanałowy

DSLogic BASIC to oparty na USB analizator stanów logicznych, który ma przenośny rozmiar (79x74x9mm), ale zapewnia dużą wydajność - częstotliwość próbkowania do 400MHz. Dzięki łatwemu w użyciu i wieloplatformowemu oprogramowaniu DSView możesz używać swojego ulubionego komputera do debugowania i analizy obwodów, obserwowania przebiegów cyfrowych i dekodowania różnych protokołów w dowolnym miejscu i czasie.

Masz problem z debugowaniem obwodów cyfrowych za pomocą **oscylskopu** ?
Na przykład: mała głębokość, trudne do wyzwolenia, zgrubne dekodery protokołów...

Analizator logiczny to dedykowane narzędzie do debugowania sygnałów cyfrowych, które obsługuje długookresową akwizycję, brak czasu martwego, złożone warunki wyzwiania i bogate dekodery protokołów.

Oscylskop doskonale nadaje się do analizowania okresowych zmian napięcia i szumów. **Analizator logiczny** rejestruje tylko stan niski / wysoki i znacznie lepiej analizuje proces komunikacji cyfrowej i złożonych protokołów.

dane techniczne:

- analizator stanów logicznych DSlogic BASIC produkcji DreamSourceLab
 - ▶ 16 kanałów cyfrowych
 - ▶ częstotliwość próbkowania do 400 MHz
 - ▶ do 256 kb pamięci sprzętowej
 - ▶ do 16G głębokości próbki (tryb strumieniowy)
 - ▶ regulowany próg: z krokiem regulacji 0,1V
 - ▶ ekranowane przewody
 - ▶ aluminiowa obudowa typu unibody
- interfejsy komunikacyjne:
 - ▶ interfejs USB typu C - port urządzenia USB 2.0
 - ▶ podwójne złącze żeńskie 27mm (urządzenie hosta)
 - ▶ podwójne złącze żeńskie 54mm (przewody Fly)
- zasilanie:
 - ▶ napięcie źródła zasilania: 5V DC ± 5%
 - ▶ pobór mocy: maksymalnie 2W
- napięcie wejściowe i progi:

-
- ▶ zakres napięcia roboczego: -0,9V ~ 6V
 - ▶ napięcie progowe : 0V ~ 5V
z regulacją z krokiem co 0,1V
 - ▶ praca z większością poziomów napięcia logicznych
takich jak: 5V, 3,3V, 2,5V, 1,8V, 1,5V, 1,2V, 1,0V itp.
 - ▶ zabezpieczone przed wyładowaniami elektrostatycznymi
- impedancja wejściowa
 - ▶ 250 kΩ // ~ 10 pF
 - maksymalna częstotliwość próbkowania:
 - ▶ tryb bufora:
 - 400 MHz przy użyciu 4 kanałów
 - 200 MHz przy użyciu 8 kanałów
 - 100 MHz przy użyciu 16 kanałów
 - ▶ Tryb strumieniowy:
 - 100 MHz przy użyciu 3 kanałów
 - 50 MHz przy użyciu 6 kanałów
 - 25 MHz przy 12 kanałach
 - 20 MHz przy 16 kanałach
 - maksymalna głębokość pamięci próbkowania:
 - ▶ tryb bufora (bez kompresji RLE): 256kbits
 - ▶ tryb bufora (z kompresją RLE): 16GB
 - ▶ tryb strumieniowy: 16GB
 - błąd / dokładność:
 - ▶ minimalny impuls akwizycji: 5ns
 - ▶ Dokładność akwizycji:
 - ± interwał próbkowania na przykład:
 - ± 10ns przy częstotliwości próbkowania 100M
 - ± 1us przy częstotliwości próbkowania 1M
 - odporność na szumy:
 - ▶ każdy kanał zapewnia niezależne uziemienie ekranujące.
 - wymagania systemowe:
 - ▶ Windows XP, Vista, Win7, Win8 i Win10
 - ▶ Mac OS X 10.8 lub nowszy
 - ▶ Linux: najnowsze Ubuntu, Fedora, Arch itp.
 - ▶ port hosta USB 2.0

oprogramowanie DSView: [https://www.dreamsourcelab.com/download/DSLogic Plus Datasheet](https://www.dreamsourcelab.com/download/DSLogicPlusDatasheet)
[DSLogic Plus karta katalogowa PL](#)
[DSLogic Plus manual](#)
[DSLogic Plus instrukcja PL](#)
[DSLogic Plus DSView manual](#)
[DSLogic Plus DSView instrukcja PL](#)

zestaw zawiera:

- analizator stanów logicznych DSlogic U2BASIC
- przewody połączeniowe
- przewód USB

gwarancja:

- 24 m-ce

parametry analizatora stanów logicznych DSlogic U2Basic:

- tryb: strumień + bufor
- Tryb bufora:
 - @400 M przy 4 kanałach
 - @200 M przy 8 kanałach
 - @100 M przy 16 kanałach

- maksymalna częstotliwość próbkowania:
tryb strumieniowy:
@100 M przy 3 kanałach
@50 M przy 6 kanałach
@25 M przy 12 kanałach
@20 M przy 16 kanałach
maksymalna głębokość rekordu pamięci:
16G przy strumieniu
256k przy buforze
- pamięć sprzętowa: 256kbits
- wyzwalacz:
proste wyzwalenie +
szesnastopoziomowy wyzwalacz sprzętowy +
wyzwalanie protokołem
wartość progowa: stały próg: 0-5V regulowany
- zakres napięcia: +/- 30V
- impedancja wejściowa: 250 K || 7 pF

szczegóły techniczne analizatora DS Logic BASIC:

- ✦ maksymalne próbkowanie stanu 30M
- ✦ maksymalna częstotliwość próbkowania: 400 MHz
- ✦ może zbierać i obserwować sygnał cyfrowy w zakresie 100 MHz
- ✦ ochrona przepięciowa, ochrona elektrostatyczna, długa żywotność
- ✦ obsługa trybu podwójnego:
 - ✓ tryb strumieniowy
 - ✓ transmisja USB w czasie rzeczywistym do komputera
 - ✓ bardzo duża głębokość próbkowania
 - ✓ tryb buforowania
 - ✓ szerokopasmowe przechowywanie sprzętu
 - ✓ bardzo wysoka częstotliwość próbkowania
- ✦ regulowana wartość progowa: obsługa różnych napięć : 1,2V / 1,8V / 2,5V / 3,3V / 5,0V
- ✦ cała metalowa obudowa
 - ✓ osłona przed szumami 360°
 - ✓ szybkie rozpraszanie ciepła
 - ✓ praca obwodu jest bardziej stabilna
- ✦ interfejs USB type-C
- ✦ maksymalna obsługa głębokości pamięci 16G
- częstotliwość próbkowania 100 M może zebrać kształt fali 160 sekund
- częstotliwość próbkowania 20 M może zbierać kształt fali 13 minut
- częstotliwość próbkowania 1 M może zbierać 4 godziny kształtu fali
- ✦ system okien (xp / vista / win7 / win8 / win10)
- ✦ protokół wielowarstwowy, obserwacja danych jest bardziej intuicyjna

DSLogic różni się od funkcji analizatora logicznego, inne poziomy wejściowe to głównie następujące aspekty:

- Wbudowana pamięć 256kbits zapewnia próbkowanie danych w czasie rzeczywistym do 1,6 Gbps. Analizator logiki klasy podstawowej Wskaźniki przepustowości lub głębokości pamięci Metropolitan są kompromitujące, jednocześnie znacznie zmniejszając użyteczność takiego analizatora logicznego. Na przykład transmisja w czasie rzeczywistym przez pamięć USB saleae do przechowywania danych przy użyciu komputera hosta, dobre rozwiązanie problemu głębokości pamięci, ale ze względu na ograniczoną przepustowość USB może osiągnąć tylko przepustowość próbkowania 200-300 Mbits; Open Workbench Logic Sniffer jest używany jako pamięć wewnętrzna FPGA BRAM, ma również próbkowanie o przepustowości 1,6 Gbps, ale głębokość pamięci wynosi tylko 216 Kbitów.

- 16-stopniowe zaawansowane funkcje wyzwiania, łatwe do ustawienia złożone warunki wyzwiania. Jako analizator logiczny wyzwialają najważniejsze cechy mające bezpośredni wpływ na dokładność lokalizacji próbkowania. Większość podstawowych analizatorów logicznych nie ma zaawansowanych funkcji wyzwiania, co pozwala użytkownikom znaleźć i zlokalizować problem w wielu bezzużytecznych informacjach, marnując cenny czas.

- Bezstopniowa regulacja poziomu progów. W oparciu o poziom szybkiego obwodu próbkowania komparatora, można nie tylko dostosować poziom progowy, aby dostosować się do różnych standardów sygnału (1,2 V / 1,5 V / 1,8 V / 3,3 V / 5,0 V) i określić poziom dokładności do poziomu poniżej 100mV dla maksymalnego marginesu szumów, znacznie zmniejsza możliwość fałszywych alarmów i zadziórów podczas próbkowania. Większość analizatorów logicznych dla początkujących, wykorzystujących standardowy układ scalony interfejsu, ocena stałego poziomu napięcia, nie może zagwarantować dokładności wyników próbkowania.

- Stosować ekranowane złącze przewodu przelotowego. Ekranowany kabel jest standardem w wysokiej klasy analizatorze stanów logicznych, możesz zapewnić integralność próbkowanych obwodów sygnałowych, zmniejszając stopień zniekształcenia próbkowanego sygnału. Większość podstawowych analizatorów logicznych wykorzystujących zwykły kabel DuPont do

podłączenia analizatora stanów logicznych i mierzonego sygnału, nieciągłości impedancji i problemy z odbiciem masy powodują poważne zniekształcenie sygnału, co wpływa na analizator stanów logicznych na ocenę poziomu mierzonego sygnału.

Nasze oprogramowanie komputerowe wykorzystuje tę samą architekturę open source, obecnie obsługuje do 44 rodzajów funkcji analizy protokołów. Dzięki wsparciu społeczności open source liczba ta będzie nadal rosła. Wszyscy myśleli, że ta darmowa biblioteka parsująca protokół wniesie własny wkład.

zdjęcia: