

Link do produktu: <https://www.gotronik.pl/altera-cyclone-iv-ep4ce6-fpga-zestaw-uruchomieniowy-p-8377.html>

ALTERA Cyclone IV EP4CE6 FPGA zestaw uruchomieniowy

Cena brutto	545,00 zł
Cena netto	443,09 zł
Czas wysyłki	24 godziny
Numer katalogowy	ELEK-203
Producent	mini moduły

Opis produktu

ALTERA Cyclone IV EP4CE6 FPGA zestaw uruchomieniowy

Moduł deweloperski do programowania układu FPGA za pomocą Altera blaster. Moduł uruchomieniowy oparty o układ Altera EL4CE6E22C8. Bogate wyposażenie oraz liczba interfejsów pozwala na tworzenie zaawansowanych układów, oraz nauki sposobu obsługi oraz działania układów FPGA. Wbudowana pamięć SDRAM 64MB, pamięć Flash oraz EEPROM. Wszystkie porty wejściowe/wyjściowe zostały wyprowadzone dzięki czemu w łatwy sposób można rozbudować układ o dodatkowe moduły współpracujące z układem. Na płytce znajdują się 4 przyciski oraz 4 diody LED które można wykorzystać programując układ.

ALTERA Cyclone IV EP4CE6 FPGA zestaw deweloperski Altera EP4CE NIOSII FPGA płyta i USB Blaster downloader kontroler podczerwieni

- ▶ główny układ nowej serii FPGA Cyclone IV firmy ALTERA EP4CE6E22C8N
- ▶ wbudowany układ szeregowy EPCS16N o dużej pojemności, obsługuje dwa tryby pobierania JTAG / AS
- ▶ wbudowany 64Mbit SDRAM, wsparcie dla rozwoju SOPC, NIOSII
- ▶ wbudowany aktywny kryształ 50MHz, stabilność systemu zegara głównego
- ▶ użycie układu regulatora napięcia 1117-3,3 V, aby zapewnić napięcie wyjściowe 3,3 V.
- ▶ użycie układu regulatora napięcia 1117-1,2 V, aby zapewnić napięcie rdzenia FPGA
- ▶ użycie układu regulatora napięcia 1117-2,5 V, aby zapewnić napięcie wyjściowe PLL
- ▶ zastosowanie dużej liczby kondensatorów odsprzęgających, konstrukcja odsprzęgająca
- ▶ gniazdo zasilania 5 V DC i gniazdo zasilania interfejsu USB, dwa rodzaje trybu zasilania
- ▶ 1 przycisk resetowania, może być również używany jako przycisk wprowadzania danych przez użytkownika
- ▶ 1 przycisk samoblokujący wyłącznik zasilania
- ▶ 1 wskaźnik zasilania LED
- ▶ spośród wszystkich interfejsów IO, uniwersalny rozstaw 2,54mm, można łatwo rozszerzyć
- ▶ interfejs pobierania JTAG do pobierania pliku to .SOF, szybkość jest duża, zalecane jest zwykłe używanie tego interfejsu
- ▶ 1 interfejs pobierania AS do pobierania pliku to .POF, prędkość jest niska, należy użyć tego interfejsu podczas procesu utwardzania

dane techniczne:

-
- moduł uruchomienowy - deweloperski Altera CYCLONE IV
 - ▶ układ oparty o Altera EL4CE6E22C8
 - złącze do podłączenia LCD wprawcie dla LCD 1602 lub 12864
 - wyświetlacz 7- segmentowy
 - regulacja kontrastu za pomocą potencjometru
 - interfejs PS2
 - interfejs RS232
 - układ komunikacji szeregowej SP3232
 - czujnik temperatury: LM75A
 - buzzer
 - przełączniki DIP Switch
 - interfejs VGA
 - odbiornik IR
 - 4 przyciski
 - EEPROM AT24C08
 - 4 diody LED
 - SDRAM 64MB
 - I/O złącza kołowe
 - przycisk RESET
 - JTAG interfejs
 - kwarc 50MHz
 - pamięć flash M25P16
 - interfejs AS
 - wbudowane stabilizatory napięcia 1,2V 3,3V, 2,5V
 - złączenia zasilania DC Jack 5,5/2,5 mm
 - napięcie zasilania: 5V
 - włącznik/wyłącznik modułu
 - gniazdo zasilania USB

zestaw zawiera:

- moduł uruchomienowy z Altera CYCLONE IV
- przewód USB
- pilot IR
- interfejs zgodny z USB Blaster

dodatkowe materiały:

- [link 1](#)
- [link 2](#)
- [link 3](#)
- [link 4](#)
- [link 5](#)

ALTERA Cyclone IV EP4CE6 FPGA Development Board Kit Altera EP4CE NIOSII FPGA Board and USB Downloader Infrared Controller

zdjęcia: